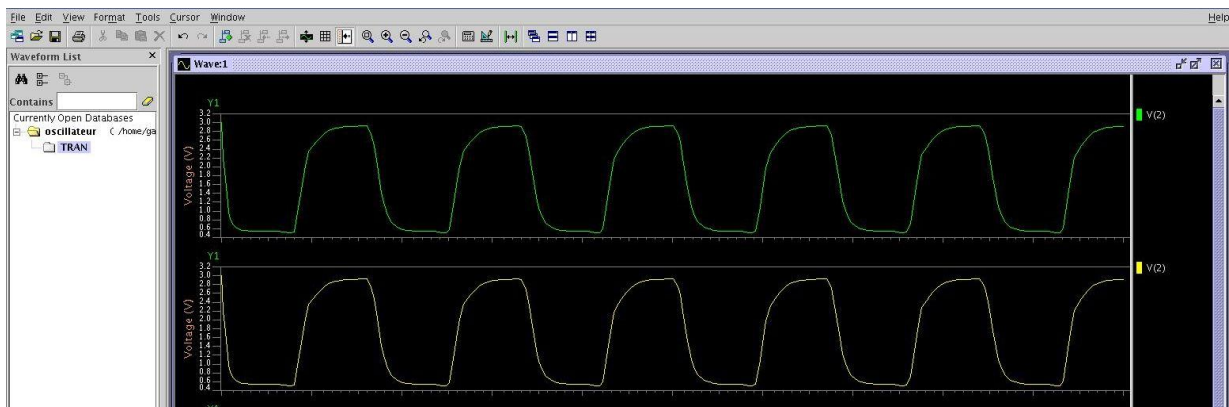


ELDO

Ces exercices constituent une approche physique et analogique du comportement des briques élémentaires constituant les Circuits intégrés au moyen de simulations effectuées avec le logiciel Eldo de Cadence.

L'objectif de cette approche est de comprendre au travers de la modélisation à la fois le fonctionnement et la problématique posés par la réduction des dimensions au niveau transistor d'un inverseur tant en statique qu'en transitoire.



- Durée du TP : 12h
- Logiciels et bibliothèques utilisés : Cadence ELDO , modèles BSIM
- Filières : Master Pro ICEM ; Master Pro IUP ISME
- Ouvert à la formation continue : oui
- Nom et email des enseignants : Alain Cazarre cazarre@laas.fr
Karine Isoird kisoird@laas.fr